

I-V⁶₄-I₆-V⁶₄-I (i-V⁶₄-i₆-V⁶₄-i)

c: I V⁶₄ I₆ V⁶₄ I


a: i V⁶₄ i₆ V⁶₄ i

G: I V⁶₄ I₆ V⁶₄ I

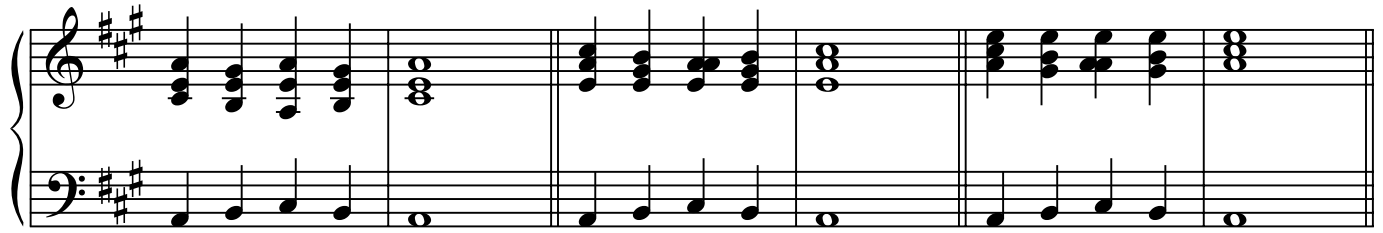
e: i V⁶₄ i₆ V⁶₄ i

D: I V⁶₄ I₆ V⁶₄ I

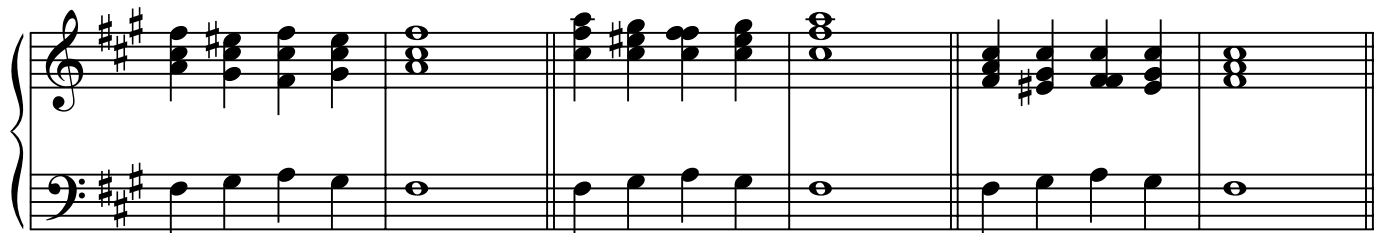
I-V⁶₄-I₆-V⁶₄-I (i-V⁶₄-i₆-V⁶₄-i)




b: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i




A: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I



f#: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i



E: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I



c#: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i

I-V⁶₄-I₆-V⁶₄-I (i-V⁶₄-i₆-V⁶₄-i)

B: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I

g#: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i

F#: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I

d#: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i

C#: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I

I-V⁶₄-I₆-V⁶₄-I (i-V⁶₄-i₆-V⁶₄-i)

a#: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i

Cb: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I

ab: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i

Gb: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I

eb: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i

I-V⁶-I₆-V⁶-I (i-V⁶-i₆-V⁶-i)

Db: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I

bb: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i

Ab: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I

f: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i

Eb: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I

I-V⁶₄-I₆-V⁶₄-I (i-V⁶₄-i₆-V⁶₄-i)

c: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i

Bb: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I

g: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i

F: I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I I V⁶₄ I₆ V⁶₄ I

d: i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i i V⁶₄ i₆ V⁶₄ i